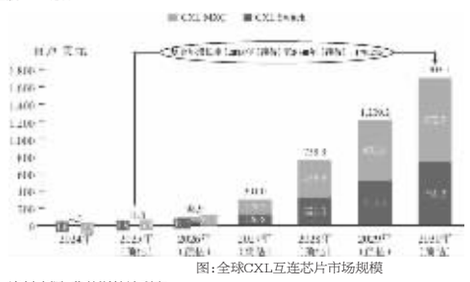
（上接B166版）



图：全球CXL互连芯片市场规模

资料来源：弗若斯特沙利文

（6）时钟芯片行业情况

时钟芯片是为电子系统提供其必要的时钟脉冲的芯片。在数字系统中，时钟脉冲是集成电路运转的节拍器，在电子系统中扮演着“心脏”的重要角色。高频/高性能数字模块的正确运行需要时钟芯片提供精准的时钟脉冲（节拍）来同步运算操作和数据传输交互。时钟脉冲的性能决定了系统是否能运行到目标速度，时钟芯片不达标有可能导致模块或设备无法运作。因此，时钟芯片提供的输出时钟需要具备极高的可靠性、宽广的输出频率范围、优良的抖动特性以及扩频功能。

目前，时钟芯片主要包括时钟发生器、去抖时钟芯片、时钟缓冲芯片和展频振荡器等产品子类。时钟发生器是根据参考时钟来合成多个不同频率时钟的芯片，它是时钟芯片的一个重要类别，是数据中心、工业控制、新能源汽车等领域的基础芯片；去抖时钟芯片是为其他芯片提供低抖动低噪声的参考时钟的芯片；时钟缓冲芯片是用于时钟脉冲复制、格式转换、电平转化等功能的芯片；展频振荡器是基于扩展频谱技术的晶体振荡器，通过调制原始时钟信号的频率分布，将能量分散到更宽的频带内，从而降低电磁干扰（EMI）峰值并提升系统稳定性。

从市场规模来看，时钟芯片是一个相对成熟、空间较大的市场。根据弗若斯特沙利文的数据，全球时钟芯片市场已进入稳定增长阶段，市场规模从2020年的17亿美元增长至2024年的22亿美元，期间年均复合增长率为5.7%。展望未来，随着AI服务器、高速通信、智能驾驶与工业边缘计算等对高精度时钟的需求持续增长，时钟芯片在系统架构中的价值量将稳步提升。预计至2030年，全球时钟芯片市场规模预计将扩大至30亿美元，2025至2030年间年均复合增长率为5.3%。根据Market Data Forecast的数据，2022年全球时钟芯片的市场规模合计为20.3亿美元，预计到2027年可达到30.2亿美元。

目前，高性能时钟芯片国产化程度较低，主要市场份额被少数几家海外厂商占据，国产替代空间广阔。比如单台服务器内一般需要10颗左右的时钟芯片，平均每台中高端仪器仪表使用约4颗时钟芯片。

AI已成为服务器技术升级的核心驱动力：一方面，推动互连标准向PCIe 5.0及112G切换；另一方面，AEC/AOC等技术的应用也对时钟芯片性能提出了新要求。这两大趋势，共同构成了对高性能时钟芯片的强劲需求。

(2). 公司所处的行业地位分析及其变化情况

（1）内存互连芯片

内存接口芯片和内存模组配套芯片是JEDEC固态技术协会定义的行业标准产品。我们在该领域深耕二十年，拥有自主知识产权的高速、低功耗技术，可为新一代服务器平台提供符合JEDEC标准的高性能内存接口解决方案，是全球可提供从DDR2到DDR5内存全缓冲/半缓冲完整解决方案的主要供应商之一，产品获得市场和用户的广泛认可。

在产品标准制定方面，我们是全球微电子行业标准制定机构JEDEC固态技术协会的董事会成员之一，在JEDEC下属的若干个委员会及分会中安排员工担任主席或副主席职位，深度参与JEDEC相关产品的标准制定，在该领域拥有重要话语权。我们牵头制定DDR5 RCD、MDB及CKD芯片的国际标准，并积极参与DDR5内存模组配套芯片的标准制定。

在技术实力方面，我们处于国际领先水平。我们发明的DDR4全缓冲“1+9”架构被JEDEC国际标准采纳，并在DDR5世代演化为“1+10”框架，继续作为LRDIMM的国际标准，同时衍生出MRDIMM国际标准。在DDR5世代，我们进一步巩固了技术领先优势。2025年1月，我们推出DDR5第二子代MRCD/MDB芯片，支持速率为12800MT/s；2025年10月，我们的DDR5第四子代RCD芯片成功量产，支持速率为7200MT/s；2025年11月，我们推出新一代用于客户端的DDR5 CKD芯片，支持速率为9200MT/s。

在市场份额方面，我们在DDR4世代逐步确立了行业领先地位，是全球可提供DDR4内存接口芯片的三家主要厂商之一，占据全球市场的重要份额。在DDR5世代，我们牵头制定相关产品国际标准，并提供完整的内存接口及模组配套芯片解决方案，继续保持行业领先地位。根据弗若斯特沙利文的数据，2024年内存互连市场整体呈现高度集中的市场格局，前三家企业合计占据93.4%的市场份额：其中，我们以36.8%的市场份额，排名全球第一。

（2）PCIe Retimer芯片

PCIe Retimer芯片是适用于PCIe协议的超高速时序整合芯片，其技术实现和协议交互均需符合PCI-SIG联盟制定的标准体系。

在PCIe 4.0时代，我们是全球量产PCIe 4.0 Retimer芯片的三家厂商之一；进入PCIe5.0时代，我们成为全球主要供货PCIe 5.0/CXL 2.0 Retimer芯片的两家厂商之一。2025年1月，我们推出了PCIe 6.x/CXL 3.x Retimer芯片并向客户送样，并于2026年1月发布PCIe 6.x/CXL 3.x AEC解决方案，同时正在积极推进PCIe 7.0 Retimer芯片的研发。

作为全球领先的PCIe Retimer芯片供应商之一，我们自研的PCIe SerDes IP已成功应用于PCIe 5.0/CXL 2.0 Retimer和PCIe 6.x/CXL 3.x Retimer芯片中。自研IP带来了良好的整合性，使公司的产品在信道适应能力、传输时延等关键性能指标上处于行业领先水平，此外，我们的PCIe Retimer芯片还提供全方位的遥测功能，能够实现更全面的链路监控和故障诊断，为高可靠性的AI集群应用提供了坚实保障。

基于领先的技术实力及优异的产品性能，我们的PCIe Retimer芯片从2024年开始出货快速增长，呈现良好成长态势。根据弗若斯特沙利文的数据，2024年全球PCIe Retimer芯片市场呈现出极高的市场集中度，前两家企业合计占据96.9%的市场份额：其中，我们作为市场的新进入者，以10.9%的市场份额，排名全球第二。

（3）CXL MXC芯片

CXL MXC芯片是遵循CXL行业标准规范的产品，其设计、功能及互操作性均需通过CXL联盟的严格认证，属于CXL协议所定义的第三种设备类型，主要用于内存扩展和内存池化。

2022年5月，我们全球首发MXC芯片，并与多家全球顶级云计算厂商及内存龙头企业开展合作；同年，全球领先内存厂商三星电子及SK海力士先后推出其最新的CXL内存产品，均采用了我们的MXC芯片。2023年8月，我们的MXC芯片顺利通过了CXL联盟的数十项严苛测试，成为全球首家通过CXL1.1测试的内存扩展控制器产品，与国际知名CPU和存储器厂商的产品在CXL官网并列展示，彰显了我们的技术实力。2025年1月，我们的MXC芯片入选CXL联盟公布的首批CXL 2.0合规供应商清单，同期入选还包括三星电子和SK海力士，其受测产品均采用了我们的MXC芯片。2025年9月，我们推出基于CXL? 3.1标准的MXC芯片，并已开始向主要客户送样测试。

我们将继续深化与CPU/GPU厂商、DRAM内存厂商、云服务提供商（CSP）、服务器OEM/ODM厂商等生态伙伴的交流与合作，紧跟技术前沿，不断推进产品更新迭代，致力于推动CXL生态的成熟完善和CXL技术的广泛应用，并保持公司在的行业领先地位。

(3). 报告期内新技术、新产业、新业态、新模式的发展情况和未来发展趋势

（1）报告期内与公司及行业相关的新政策

2025年8月，国务院发布《关于深入实施“人工智能+”行动的意见》，以科技、产业、消费、民生、治理、全球合作等领域为重点，深入实施“人工智能+”行动，涌现一批新基础设施、新技术体系、新产业生态、新就业岗位等，加快培育发展新质生产力。

2025年9月，工业和信息化部、市场监督管理总局发布《电子信息制造业2025—2026年稳增长行动方案》，方案明确，电子信息制造业2025至2026年主要预期目标包括，规模以上计算机、通信和其他电子设备制造业增加值平均增速在7%左右，到2026年，预期实现营收规模和出口比例在41个工业大类中保持首位，5个省份的电子信息制造业营收过万亿，服务器产业规模超过4000亿元。

（2）报告期内行业的新技术及未来发展趋势

● 内存互连技术

内存互连技术主要跟随主流CPU及内存模组生态系统的发展而演进。报告期内，DDR5内存模组已取代DDR4成为市场主流产品，其内部子代持续迭代升级，同时，行业正在开展对DDR6内存互连技术相关标准的讨论和制定。

①服务器内存互连技术

服务器内存互连技术的演进路径及发展趋势如下：

在传统内存模组RDIMM方面，内存互连技术遵循JEDEC标准持续演进，各子代产品支持的数据速率在持续提升。例如，DDR5第一子代内存接口芯片支持速率为4800MT/s，到了DDR5第五子代产品，支持速率提升至8000MT/s，而DDR5第六子代产品将达到9200MT/s的速率。

在新型高带宽内存模组MRDIMM方面，基于CPU多核化的技术演进，以及AI和高性能计算应用对内存带宽日益增长的迫切需求，高带宽内存互连技术也在迭代升级，新一子代产品支持的数据速率提升显著。其中，第一子代MRDIMM最高支持8800MT/s速率，第二子代产品最高支持12800MT/s速率，预计第三子代产品支持速率将达到16000MT/s。MRDIMM采用LRDIMM“1+10”的基础架构，需要搭配1颗MRCD芯片和10颗MDB芯片，这些新型高带宽内存接口芯片与CPU的数据连接仍为单组内存信号，但是通过采用双倍数据传输速率和时分数据复用技术，能够将两个标准速率的内存数据通道合并后进行倍频传输，其与DRAM的数据连接则扩展为两组独立内存信号，可以在标准速率下对MRDIMM上面两个内存阵列同时操作，实现双倍速率读写。因此，与普通的RCD/DB芯片相比，MRCD/MDB芯片设计难度更高，构造也更为复杂。随着MRDIMM技术逐步成熟以及相关生态日益完善，未来将有更多的服务器CPU支持第二子代MRDIMM，其将为下游应用提供更具性价比的高带宽内存解决方案。

②客户端内存互连技术

在DDR4世代及DDR5初期，内存接口芯片只用于服务器内存模组，其核心功能是缓冲来自内存控制器的地址、命令及控制信号，从而提升内存数据访问的速度及稳定性，以满足服务器CPU对内存模组日益增长的高性能及大容量需求。由于台式机和笔记本电脑CPU及内存模组之间数据传输量相对较小，因此在这类设备中尚未需要对信号进行缓冲。

然而，随着DDR5传输速率持续提升，时钟信号频率越来越高，信号完整性面临瓶颈。当DDR5数据速率达到6400MT/s及以上时，原本无需信号缓冲的UDIMM、SODIMM（主要用于台式机和笔记本电脑），也需要引入时钟驱动器（CKD），对内存模组的时钟信号进行缓冲和重新驱动，以提高信号完整性和可靠性。DDR5第一子代CKD芯片已于2024年开始在行业规模试用，支持速率可达7200MT/s，主流CPU厂商也发布了支持该产品的客户端CPU。目前，JEDEC已经制定了新一代CKD芯片（支持速率为9200MT/S）的标准，同时积极推动配备该CKD芯片的CUDIMM和CSODIMM标准的进程。

此外，JEDEC还制定了尺寸更加紧凑的CAMM和LPCAMM内存模组的相关标准，以满足笔记本电脑等设备的需求。其中CAMM内存模组采用DDR5 DRAM颗粒，需配合CKD、SPD和PMIC芯片使用；而LPCAMM内存模组采用LPDDR5 DRAM颗粒，需配合SPD和PMIC芯片使用。

目前，DDR5相关技术已日臻成熟，相关产品已实现规模商用。为了应对服务器和客户端等应用对高速、大容量、低功耗内存子系统的持续需求，JEDEC组织已经开始对DDR6 内存互连技术进行技术讨论和标准制定。公司正深度参与相关技术标准的讨论和制定，并为DDR6 内存接口芯片和相关模组配套芯片的研发做好准备。行业预计，DDR6 内存模组有望在2029年前后开始规模商用。

● PCIe互连技术

PCIe作为业界广泛采用的高速串行点对点互连标准，已成为CPU、GPU、FPGA和SSD等关键计算设备之间不可或缺的连接桥梁。PCI-SIG持续推动PCIe标准的演进，以满足不断提升的互连需求。

AI服务器的快速发展带动 PCIe Retimer 拓展至高速铜缆领域。高速铜缆主要用于数据中心内部服务器与交换机之间、交换机与交换机之间等短距离互联传输场景，铜缆方案不仅有助于提升数据传输速度和可靠性，还在散热效率、信号传输及成本方面有显著的优势。高速铜缆可以分为无源铜缆（DAC）、有源铜缆（ACC）与有源线缆（AEC）三大类，其中AEC 通过在线缆两端加入Retimer芯片实现对信号的放大和再生，相比传统的无源直连铜缆DAC的传输距离更长，同时大幅优化了信号质量。据行业分析，AEC 领域既有以太网 Retimer，也有PCIe Retimer，目前的应用是以太网Retimer 为主。相比以太网Retimer，PCIe Retimer 带宽相对较低，但时延相对较小，在推理服务器上可能具备一定优势。

PCIe 6.0 协议将数据传输速率提高了一倍，达到 64GT/s，以支持人工智能和机器学习等计算密集型应用，同时保持了向后兼容性。行业预计 PCIe 6.0 在 GPU、SSD、CXL 领域的应用将快速增长，并进一步扩展到以太网、工业智能化、无人驾驶汽车和物联网(IoT)等新兴领域。

2025年，PCI-SIG发布PCIe 7.0规范最终版本，新规范将传输速率提升至128GT/s，其主要特点包括：1.通过x16配置可实现高达512GB/s的双向带宽；2.采用PAM4信号和基于Flit的编码技术；3.提高了能效比；4.保持向后兼容性。PCIe 7.0标准为下一代AI、机器学习、800以太网、云计算和量子计算等数据驱动型应用提供了强大的支持。

● CXL互连技术

CXL互连技术可以提升系统间各模块的数据交换效率，解决缓存一致性问题，显著改善多路 CPU、CPU与加速器之间的通信能力，降低延迟，实现数据中心CPU和加速器芯片之间的超高速互连，从而提高数据密集型应用程序的性能。

作为当前数据中心领域重要标准之一，CXL 互连技术其有望催生诸多创新应用，改变现有数据中心的基本架构，从而提升其运行效率并降低运行成本。CXL标准使用PCIe协议作为物理接口，增强了兼容性，通过三种基础协议（CXL.io、CXL cache和CXL.memory）支持具体应用。在CXL 1.1规范的初期，有三种应用模式：其一，调用CXL.io和CXL cache，可以使得一些内存不足的智能设备（比如智能网卡）与CPU内存进行交互；其二，调用 CXL.io、CXL cache和CXL.memory，可以实现CPU、GPU、ASIC和FPGA等设备间内存的共享，同时解决缓存一致性问题；其三，调用CXL.io和CXL.memory协议，可实现内存扩展及内存池化。

2023年11月，CXL联盟发布了CXL3.1规范。该规范对横向扩展CXL进行了结构优化，新增了可信执行环境功能，并改进了内存扩展器。CXL 3.1的一项新功能是支持使用全局集成内存（GIM）通过CXL结构进行主机之间的通信，提升系统性能，通过CXL对内存访问直接点对点支持，提高GPU内存使用效率，有利于处理大规模数据集和AI工作负载。此外，CXL 3.1还定义了基于端口的路由CXL交换机Fabric Manager API，使结构管理器成为CXL生态系统的关键，同时，其可信安全协议（TSP）对云服务提供商的多租户虚拟机环境的安全性至关重要。随着CXL技术的发展，未来数据中心的计算节点和内存节点将实现更加快速、高效和灵活的互连。

2025年11月，CXL联盟推出了最新的CXL 4.0规范。该规范在CXL 3.x的基础上将传输速度翻倍，达到PCIe 7.0的128GT/s；同时扩展了连接距离，能够最多支持4级Retimer芯片来显著增强信号传输，支持跨机架部署；通过引入捆绑端口的概念允许将多个物理CXL端口聚合成一个逻辑实体，提升总带宽。针对当前AI/HPC工作负载的极端带宽需求，跨机架远距离传输的痛点，以及不断提升的CXL内存RAS的要求，CXL 4.0都提供了相应的解决方案，成为未来数据中心互连技术的重要选择之一。

3.公司主要会计数据和财务指标

3.1近3年的主要会计数据和财务指标

单位：元 币种：人民币

	2025年	2024年	本年比上年增减(%)	2023年
总资产	13,748,147,352.18	12,218,911,386.38	12.52	10,697,540,981.27
归属于上市公司股东的净资产	12,923,722,372.46	11,403,438,007.08	13.33	10,191,406,156.96
营业收入	5,456,316,783.63	3,638,911,068.29	49.94	2,286,738,498.23
利润总额	2,320,568,053.46	1,412,617,850.07	64.27	472,218,810.54
归属于上市公司股东的净利润	2,235,569,970.18	1,411,778,923.59	58.35	450,909,813.13
归属于上市公司股东的扣除非经常性损益的净利润	2,021,628,734.94	1,248,290,398.82	61.95	369,932,113.14
经营活动产生的现金流量净额	2,022,020,566.92	1,691,321,506.14	19.55	731,249,699.11
加权平均净资产收益率(%)	18.25	13.41	增加4.84个百分点	4.44
基本每股收益(元/股)	1.97	1.25	57.60	0.40
稀释每股收益(元/股)	1.96	1.25	56.80	0.40
研发投入占营业收入的比例(%)	16.77	20.98	减少4.21个百分点	29.83

3.2报告期分季度的主要会计数据

单位：元 币种：人民币

	第一季度（1-3月份）	第二季度（4-6月份）	第三季度（7-9月份）	第四季度（10-12月份）
营业收入	1,222,209,473.93	1,411,247,007.15	1,424,232,009.73	1,398,628,292.82
归属于上市公司股东的净利润	525,326,047.97	633,744,331.75	473,213,606.21	603,285,984.25
归属于上市公司股东的扣除非经常性损益后的净利润	502,602,549.26	588,793,209.44	376,038,130.77	554,204,845.47
经营活动产生的现金流量净额	188,246,990.36	870,443,028.97	541,982,422.33	421,349,115.26

季度数据与已披露定期报告数据差异说明

□适用 √不适用

4.股东情况

4.1普通股股东总数、表决权恢复的优先股股东总数和持有特别表决权股份的股东总数及前 10 名股东情况

单位：股

截至报告期末普通股股东总数(户)	106,174
年度报告披露日前上一月末的普通股股东总数(户)	115,748
截至报告期末表决权恢复的优先股股东总数(户)	0
年度报告披露日前上一月末表决权恢复的优先股股东总数(户)	0
截至报告期末持有特别表决权股份的股东总数(户)	0
年度报告披露日前上一月末持有特别表决权股份的股东总数(户)	0

前十名股东持股情况（不含通过转融通出借股份）

股东名称（全称）	报告期内增减	期末持股数量	比例(%)	持有有限售条件股份数量	质押、标记或冻结情况		股东性质
					股份状态	数量	
香港中央结算有限公司	78,515,472	151,412,538	13.21	0	无	0	境外法人
中国电子投资控股有限公司	-17,117,936	48,046,938	4.19	0	无	0	国有法人
WLT Partners, LP.	0	46,012,524	3.93	0	无	0	其他
上海融迎企业管理合伙企业（有限合伙）	-22,899,251	37,906,987	3.31	0	无	0	其他
招商银行股份有限公司－华夏上证科创板50成份交易型开放式指数证券投资基金	-16,308,124	37,238,787	3.25	0	无	0	其他
中国工商银行股份有限公司－易方达上证科创板50成份交易型开放式指数证券投资基金	-13,177,586	34,640,969	3.02	0	无	0	其他
中信证券股份有限公司－嘉实上证科创板芯片交易型开放式指数证券投资基金	1,429,028	26,026,042	2.27	0	无	0	其他
中国工商银行－上证50交易型开放式指数证券投资基金	21,212,320	21,212,320	1.85	0	无	0	其他
中国工商银行股份有限公司－华泰柏瑞沪深300交易型开放式指数证券投资基金	-639,666	18,881,970	1.65	0	无	0	其他
中国建设银行股份有限公司－华夏国证半导体芯片交易型开放式指数证券投资基金	-4,690,997	13,752,675	1.20	0	无	0	其他
上述股东关联关系或一致行动的说明	1. WLT Partners, LP.的控制人在上海融迎投资合伙企业（有限合伙）享有重要财产权益； 2. 未知上述其余股东之间的关联关系，也未知是否属于《上市公司收购管理办法》中规定的一致行动人。						
表决权恢复的优先股股东及持股数量的说明	不适用						

注：年度报告披露日前上一月末的普通股股东总数115,748户，其中：A股115,743户，H股登记股东5户。

存托凭证持有人情况

□适用 √不适用

截至报告期末表决权数量前十名股东情况表

□适用 √不适用

4.2公司与控股股东之间的产权及控制关系的方框图

□适用 √不适用

4.3公司与实际控制人之间的产权及控制关系的方框图

□适用 √不适用

4.4报告期末公司优先股股东总数及前10 名股东情况

□适用 √不适用

5.公司债券情况

□适用 √不适用

第三节 重要事项

一、公司应当根据重要性原则，披露报告期内公司经营情况的重大变化，以及报告期内发生的对公司经营情况有重大影响和预计未来会有重大影响的事项。

2025年，受益于AI产业趋势，行业需求旺盛，公司互连类芯片出货量显著增加，推动公司2025年度经营业绩较上年同期实现大幅增长。因此，报告期内公司实现营业收入54.56亿元，较上年度增长49.94%；实现归属于母公司所有者的净利润22.36亿元，较上年度增长58.35%。

二、公司年度报告披露后存在退市风险警示或终止上市情形的，应当披露导致退市风险警示或终止上市情形的原因。

□适用 √不适用

（本年度报告引用了来自弗若斯特沙利文的多项行业数据，均来自于弗若斯特沙利文为公司发行H股股票并在香港联交所上市的招股章程编制的独立市场研究报告，相关详情请参阅公司于香港联交所网站披露的招股章程（链接：https://www1.hkexnews.hk/listedco/listconews/sehk/2026/0130/2026013000007.pdf）。相关数据仅作为行业背景参考，既不代表公司的业务预测，也不构成对业绩达成或投资回报的任何明示或暗示保证，请投资者注意识别相关风险并理性决策。）

证券代码：688008 证券简称：澜起科技 公告编号：2026-020

澜起科技股份有限公司 关于公司2026年度对外担保额度预计的公告

本公司董事会及全体董事保证本公告内容不存在任何虚假记载、误导性陈述或者重大遗漏，并对其内容的真实性、准确性和完整性依法承担法律责任。

重要内容提示：

● 被担保人：澜起科技股份有限公司（以下简称“公司”）合并报表范围的子公司以及授权期限内新设立或纳入合并报表范围内的子公司。

● 本次担保金额及实际担保余额：公司预计2026年度为子公司提供担保额度合计不超过人民币（或等值外币）12亿元。截至本报告披露日，公司不存在为第三方提供担保的情形，公司的对外担保均为对子公司提供的担保，担保余额为450.21万美元。

● 本次担保尚需提交股东会审议。

一、担保情况概述

（一）为满足公司子公司的日常经营发展需求，保证公司业务顺利开展，在风险可控的前提下，公司拟为合并报表范围的子公司（含授权期限内新设立或纳入合并报表范围内的子公司，以下简称“子公司”）在原材料及设备采购、软件及技术采购、加工等服务采购业务及向银行等金融机构申请授信等业务中提供总计不超过12亿元人民币的担保额度，担保额度可以在子公司之间相互调剂使用。

前述担保包括公司为子公司担保、子公司之间相互担保，不包括为子公司以外的主体提供担保。

担保额度的有效期为自2025年年度股东会审议通过之日起至2026年年度股东会审议通过新一期担保额度事项之日止，在上述有效期内，担保额度可循环使用。

（二）本次担保事项履行的审议事项

公司于2026年3月30日召开第三届董事会第十五次会议，审议通过了《关于公司2026年度对外担保额度的议案》。本议案尚需提交股东会审议。

二、被担保人基本情况

2026年度拟担保对象均为公司子公司，被担保人情况如下：

（一）澜起电子科技（昆山）有限公司

1.成立时间：2017年5月26日

2.注册地点：昆山开发区夏东街628号

3.法定代表人：杨崇和

4.注册资本：50,000万元人民币

5.经营范围：从事电子科技专业领域内的技术开发、技术服务、技术转让、技术咨询；集成电路、软件产品、电子元器件、电子产品及相关电子系统的设计、批发、贸易代理并提供相关配套技术服务；货物及技术的进出口业务。（依法须经批准的项目，经相关部门批准后方可开展经营活动）

6.股权结构：公司直接持股100%

7.是否是失信被执行人：否

8.主要财务指标（未经审计）：截至2025年12月31日，资产总额320,192.13万元，负债总额19,651.00万元，净资产300,541.13万元；2025年主营业务收入112,663.30万元，净利润93,869.76万元。

（二）澜起电子科技（上海）有限公司

1.成立时间：2018年4月18日

2.注册地点：中国（上海）自由贸易试验区临港新片区环湖西二路888号C楼

3.法定代表人：杨崇和

4.注册资本：35,000万元人民币

5.经营范围：一般项目：技术服务、技术开发、技术咨询、技术交流、技术转让、技术推广；集成电路设计；集成电路芯片及产品销售；集成电路销售；软件开发；计算机软硬件及辅助设备批发；电子元器件批发；电子产品销售；货物进出口；技术进出口；信息系统集成服务；咨询策划服务；企业管理咨询。（除依法须经批准的项目外，凭营业执照依法自主开展经营活动）

6.股权结构：公司直接及间接持股100%

7.是否是失信被执行人：否

8.主要财务指标（未经审计）：截至2025年12月31日，资产总额52,881.02万元，负债总额91,528.50万元，净资产-38,647.48万元；2025年主营业务收入33,662.40万元，净利润-7,202.03万元。

（三）澜起电子科技（珠海横琴）有限公司

1.成立时间：2024年6月6日

2.注册地点：珠海市横琴港澳大道868号市民服务中心2号楼政务服务中心114室-1354（集中办公区）

3.法定代表人：杨崇和

4.注册资本：13,350万元人民币

5.经营范围：技术服务、技术开发、技术咨询、技术交流、技术转让、技术推广；集成电路设计；集成电路销售；集成电路芯片及产品销售；软件开发；计算机软硬件及辅助设备批发；电子元器件批发；电子产品销售；货物进出口；技术进出口；信息系统集成服务；咨询策划服务；企业管理咨询。（除依法须经批准的项目外，凭营业执照依法自主开展经营活动）

6.股权结构：公司直接持股48.24%

7.是否是失信被执行人：否

8.主要财务指标（未经审计）：截至2025年12月31日，资产总额15,513.86万元，负债总额30,767.73万元，净资产-15,253.86万元；2025年主营业务收入4,693.16万元，净利润-20,304.01万元。

（四）Montage Technology Macao Commercial Offshore Limited

1.注册时间：2003年5月12日

2.主要经营地：澳门特别行政区

3.董事：杨崇和、Stephen Kuong-Io Tai

4.注册资本：50万澳门元

5.主营业务：芯片研发及销售

6.股权结构：公司间接持股100%

7.是否是失信被执行人：否

8. 主要财务指标（未经审计）：截至2025年12月31日，资产总额430,846.66万元，负债总额232,699.94万元，净资产198,146.73万元；2025年主营业务收入535,082.87万元，净利润76,629.95万元。

除上述主体外，公司本次被担保人包含其他全资子公司及授权期限内新设立或纳入合并报表范围内的其他子公司。

三、担保协议的主要内容

公司目前尚未签订相关担保协议（过往协议仍在有效期的除外），上述担保预计额度仅为公司子公司在日常经营过程中，公司为其在原材料及设备采购、软件及技术采购、加工等服务采购业务及向银行等金融机构申请授信等业务中拟提供的担保额度，具体担保金额、担保类型、担保期限以及签约时间等以实际签署的合同为准。

四、担保的原因及必要性

本次担保是为了确保子公司日常经营的持续及稳健开展，有利于支持子公司的良性发展，符合公司整体生产经营的实际需要。被担保人为公司全资或控股子公司，公司对其有控制权，担保风险较小，不会对公司和全体股东利益产生不利影响。

如被担保人为公司控股子公司的，公司拟对其提供超比例担保，一方面是考虑控股子公司其他股东自身性质及业务实际操作的便利性，另一方面，在部分日常经营相关担保事项中，相关方只接受由上市公司提供担保。如被担保人的股东属于公司关联方的，该关联方应对公司提供反担保。

五、相关意见说明

全体董事一致认为：本次对外担保额度预计事项符合公司整体生产经营的实际需要，有助于满足公司日常资金使用及业务范围需求。被担保人均为公司合并报表范围内的控股子公司，生产经营稳定，无逾期担保事项，担保风险可控，不存在资源转移或利益输送情况，不存在损害公司及股东，尤其是中小股东利益的情形。董事会同意本次公司对外担保额度预计的事项。

六、累计对外担保金额及逾期担保的金额

截至本公告披露日，公司不存在为第三方提供担保的情形，公司的对外担保均为对子公司提供的担保，担保余额为450.21万美元，占公司最近一期经审计净资产及总资产的比例分别为0.24%、0.23%。公司不存在逾期对外担保和涉及诉讼担保的情形。

特此公告。

澜起科技股份有限公司
董 事 会
2026年3月31日

证券代码：688008 证券简称：澜起科技 公告编号：2026-019

澜起科技股份有限公司 2025年度利润分配预案及 2026年中期分红规划的公告

本公司董事会及全体董事保证本公告内容不存在任何虚假记载、误导性陈述或者重大遗漏，并对其内容的真实性、准确性和完整性依法承担法律责任。

重要内容提示：

● 每股分配比例：A股每股派发现金红利人民币0.39元（含税），本次利润分配不送红股，不进行公积金转增股本。

● 本次利润分配以实施权益分派股权登记日登记的总股本扣除公司回购专用账户上已回购股份后的股份余额为基数，具体日期将在权益分派实施公告中明确。

● 在实施权益分派的股权登记日前公司总股本发生变动的，拟维持每股分配比例不变，相应调整分配总额，并将另行公告具体调整情况。

● 未触及《上海证券交易所科创板股票上市规则》（以下简称《科创板股票上市规则》）第12.9.1条第一款第（八）项规定的可能被实施其他风险警示的情形。

一、2025年度利润分配预案内容

（一）利润分配预案的具体内容

经安永华明会计师事务所（特殊普通合伙）审计，截至2025年12月31日，澜起科技股份有限公司（以下简称“公司”）母公司报表中期末未分配利润为534,289,147.28元。经董事会决议，公司2025年年度拟以实施权益分派股权登记日登记的总股本扣除公司回购专用账户上已回购股份后的股份余额为基数分配利润。本次利润分配预案如下：

公司拟以实施权益分派股权登记日登记的总股本扣除公司回购专用账户上已回购股份后的股份余额为基数，每10股派发现金红利人民币3.90元（含税）。截至2026年2月28日，公司的总股本1,222,200,021股，其中回购专用账户的股数为12,533,000股，因此本次拟发放现金红利的股本基数为1,209,667,021股，以此计算合计拟派发现金红利471,770,138.19（含税）。

2025年中期利润分配方案为：以实施权益分派股权登记日登记的总股本扣除公司回购专用账户上已回购股份后的股份余额为基数，每10股派发现金红利人民币2.00元（含税），实际派发现金红利226,856,066.00元（含税），已于2025年10月实施完毕。此外，2025年度公司以现金为对价，通过集中竞价方式回购股份金额为420,723,405.89元（不含佣金、过户费等交易费用）。

综上，本年度公司现金分红的合计为1,119,349,610.08元（含税），占2025年度合并报表中归属于上市公司股东净利润的比例为50.07%。

公司通过回购专用账户所持有的公司股份不参与本次利润分配。

如在本公告披露之日起至实施权益分派股权登记日期间，因可转债转股/回购股份/股权激励授予股份回购注销/重大资产重组股份回购注销等致使公司总股本发生变动的，公司拟维持每股分配比例不变，相应调整分配总额。如后续总股本发生变化，将另行公告具体调整情况。

本次利润分配预案尚需提交2025年年度股东会审议。

（二）是否可能触及其他风险警示情形

项目	2025年度	2024年度	2023年度
现金分红总额（元）	698,626,204.19	443,140,336.47	338,193,337.80
回购注销总额（元）	-	-	-
归属于上市公司股东的净利润（元）	2,235,569,970.18	1,411,778,923.59	450,909,813.13
母公司报表本年度末累计未分配利润（元）	534,289,147.28		
最近三个会计年度累计现金分红总额（元）	1,479,959,878.46		
最近三个会计年度累计回购注销总额（元）	-		
最近三个会计年度平均净利润（元）	1,366,086,235.63		
最近三个会计年度累计现金分红及回购注销总额（元）	1,479,959,878.46		
最近三个会计年度累计现金分红及回购注销总额是否低于3000万元	否		
现金分红比例（%）	108.34		
现金分红比例是否低于30%	否		
最近三个会计年度累计研发投入金额（元）	2,360,312,646.80		
最近三个会计年度累计研发投入金额是否在3亿元以上	是		
最近三个会计年度累计营业收入（元）	11,380,966,350.15		
最近三个会计年度累计研发投入占累计营业收入比例（%）	20.74		
最近三个会计年度累计研发投入占累计营业收入比例是否在10%以上	是		
是否触及《科创板股票上市规则》第12.9.1条第一款第（八）项规定的可能被实施其他风险警示的情形	否		

注：“2025年现金分红总额（元）”包含2025年中期利润分配方案派发金额226,856,066.00元（含税）及2025年年度利润分配预案拟派发金额471,770,138.19元（含税）。

二、2026年中期分红规划

为加大投资者回报力度，与投资者共享经营成果，根据《上海证券交易所科创板股票上市规则》《上市公司监管指引第3号——上市公司现金分红》等法律法规、规范性文件及《公司章程》的有关规定，公司于2026年3月30日召开第三届董事会第十五次会议，审议通过了《关于提请股东会授权董事会制定2026年度中期分红的议案》，同意公司在当期盈利、累计未分配利润为正、公司现金流可以满足正常经营和持续发展需求，并且符合《公司章程》规定的其他利润分配条件的前提下，于2026年中期进行分红，现金分红总额不超过相应期间归属于上市公司股东的净利润。

2026年中期分红授权事项尚需提交公司2025年年度股东会审议，公司董事会提请股东会授权董事会针对公司实际情况，在符合条件的情况下，全权办理公司2026年中期分红的相关事宜。

三、公司履行的决策程序

公司于2026年3月30日召开第三届董事会第十五次会议，审议通过了《关于公司2025年度利润分配预案的议案》《关于提请股东会授权董事会制定2026年度中期分红的议案》，2025年利润分配预案及2026年中期分红规划符合《公司章程》规定的利润分配政策，并同意将前述议案提交公司2025年年度股东会审议。

四、相关风险提示

（一）现金分红对公司每股收益、现金流状况、生产经营的影响分析

本次利润分配预案结合了公司盈利情况、未来的资金需求等因素，不会对公司经营现金流产生重大影响，不会影响公司正常经营和长期发展。

（二）其他风险说明

公司2025年度利润分配预案尚需提交公司2025年度股东会审议批准，敬请广大投资者注意投资风险。

特此公告。

澜起科技股份有限公司
董 事 会
2026年3月31日

证券代码：688008 证券简称：澜起科技 公告编号：2026-021

澜起科技股份有限公司 第三届董事会第十五次会议决议公告

本公司董事会及全体董事保证本公告内容不存在任何虚假记载、误导性陈述或者重大遗漏，并对其内容的真实性、准确性和完整性依法承担法律责任。

一、董事会会议召开情况

澜起科技股份有限公司（以下称“公司”）第三届董事会第十五次会议于2026年3月30日以现场结合通讯的方式召开，公司于2026年3月16日以邮件方式向全体董事发出召开本次会议的通知，与会的各位董事已知悉所议事项相关的必要信息。会议应出席董事8人，实际出席董事8人，公司高级管理人员列席了本次会议。本次会议由公司董事长杨崇和先生召集和主持，本次会议的召集和召开程序符合有关法律、行政法规、部门规章、规范性文件和公司章程的规定，会议决议合法、有效。

二、董事会会议审议情况

经全体董